



# Systèmes sur puces



Niveau d'étude  
BAC +5



Composante  
Polytech Dijon  
(Ex-ESIREM)

## Présentation

### Description

Le but de ce cours est de permettre aux étudiants d'avoir une bonne connaissance de la conception des systèmes embarqués et des systèmes sur puce

### Objectifs

Ce cours repose :

- \* 1) sur la modélisation (à différents niveaux d'abstraction) et la validation de fonctions de traitement ou de communication en vue d'une association dans un système unique,
- \* 2) sur l'utilisation des outils et composants de type opensource. Pour cette deuxième partie, la plateforme SoC de référence est basée sur Openrisc.

Les notions suivantes seront abordées dans ce modules : SoC, outils, langages de modélisation, codesign, RTOS, Co-simulation.

### Heures d'enseignement

CM	Cours Magistral	14h
TD	Travaux Dirigés	7h
TP	Travaux Pratiques	24h