



Architecture de ordis



Composante
Polytech Dijon
(Ex-ESIREM)

Présentation

Objectifs

L'objectif de ce module est de donner aux étudiants les connaissances de base pour la réalisation des circuits électroniques, la compréhension de l'architecture des ordinateurs, ainsi que les bases de l'algorithmique et de la programmation bas niveau assembleur.

Heures d'enseignement

CM	Cours Magistral	28h
TD	Travaux Dirigés	10,5h
TP	Travaux Pratiques	8h